

# Ingénieur architecture et développement logiciel

## Ursu Anatol

Res. Parc d'Angoulême, Bat. 4,  
47 cours Sylvia Monfort,  
34070 Montpellier  
Tel : 04 99 64 04 68  
Email : [uanatol@yahoo.com](mailto:uanatol@yahoo.com)  
Nationalité : Française



## Expérience professionnelle

Février 2015 -  
présent

**Lycée Jean Mermoz**  
Montpellier, France

Enseignant (remplaçant) en Systèmes Informatiques (niveau BTS).

Juin 2014 - Avril  
2014

**Cortus**  
Montpellier, France

Ingénieur en Recherche et Développement. L'optimisation d'une unité d'un microprocesseur.

Aout 2013 -  
Décembre 2010

**Qualtera**  
Montpellier, France

Ingénieur développeur logiciel. Le développement et le test d'une application WEB complexe pour l'analyse et l'expertise des données de fabrication des semi-conducteurs. J'ai été impliqué principalement dans l'implémentation et le test des algorithmes de traitement statistique des données de fabrication des semi-conducteurs.

Mars 2009 - Avril  
2001

**Synplicity Inc - Synopsys Inc**  
Montpellier, France

Ingénieur développeur de logiciel pour la synthèse, la vérification, l'optimisation et le test des circuits de type FPGA et ASIC. J'ai une bonne expérience de l'utilisation des outils de synthèse et de simulation Verilog et VHDL.

2001-1984

**Université Technique de Moldavie**

Chisinau, République de Moldavie

Enseignant en Informatique. Les unités enseignées : Algorithmique, Programmation parallèle (MPI), Programmation orientée objet, Programmation parallèle, Systèmes informatiques, Conception de systèmes informatiques, Protocoles de réseaux, Mathématiques, Théorie de probabilité, etc.

## Formation

2009 - 2014

**Conservatoire National des Arts et Métiers (CNAM)**

Montpellier, France

Ingénieur en Électronique (formation en phase finale, validée à 80%).

Novembre 1990 -  
Octobre 1987

**Université Electrotechnique de Saint-Petersbourg**

Saint-Petersbourg, Russie

Diplôme de docteur en Informatique. La thèse: "Conception et Vérification de l'Interaction des Programmes en utilisant les Spécifications Logiques Temporelles", Directeur Vladislav Dubenetsky.

Août 1984 -  
Septembre 1979

**Université Technique de Moldavie**

Chisinau, République de Moldavie

Diplôme d'ingénieur en Informatique avec mention.

Le sujet de la thèse a été la mise au point d'une technique de simulation.

## Stages de recherche

1999-1998

**Ecole Polytechnique, Laboratoire d'Informatique (LIX)**

Palaiseau, France

Visiteur post-doctoral dans l'équipe "Sémantique, Preuve et Interprétation Abstraite", Directeur Mme Radhia Cousot.

Le sujet de recherche : "Analyse des Spécifications Logiques Temporelles par Interprétation Abstraite". Le rapport de recherche inclut une méthode et un outil pour l'analyse de la satisfiabilité des programmes temporels de transition.

## Compétences Techniques

### Langages de développement SOFT

C/C++, MS Visual C++, GNU gcc  
Java (JDK, Spring, Camel, GWT)  
Java (Android)  
JavaScript, PHP, Python, Perl, Ruby, Tcl

### Lieu d'expérience (société)

Synplicity, Synopsis, Université  
Qualtera  
Namae Concept, Human Booster  
plusieurs sociétés

### Durée

10 ans  
3 ans  
2 mois  
2 ans

### Outils de développement SOFT

MS Visual Studio  
IntelliJ  
Eclipse  
Test Complete  
Cordova

### Lieu d'expérience (société)

Synplicity, Synopsis  
Qualtera  
Qualtera  
Qualtera  
Namae Concept

### Durée

8 ans  
2 ans  
2 ans  
6 mois  
1 mois

### Bases de données

Cassandra + Elastic Search  
My SQL  
LDAP

### Lieu d'expérience (société)

Qualtera

### Durée

3 ans

### Systemes de gestion de configuration

CVS, Perforce, Subversion, Git

### Systemes d'exploitation

Unix, Linux, Window

### Systemes mobiles

Android

## Renseignements complémentaires

### Langues parlées :

Français, Anglais, Russe, Roumain